

12ch 100MHz SCALER

《概要》

- ◆入力信号レベルは、AEC(米国原子力委員会)のNIM規格及びCAMAC規格の高速標準信号レベルに合わせて設計されています。
- ◆12チャンネルの独立した24bitの高速カウンタ及びLAM bitが内臓されています。12の独立したカウンタに同時に高速のInhibit及びClearを前面パネルからかけることができます。
- ◆このスケーラ回路には専用に開発した2ch、11bitの高速スケーラ用ハイブリットICが使われています。
- ◆CAMACファンクションは下記通りです。
 - N・F(0) : Data Read.
 - N・F(1) : LAM bit Read.
 - N・F(2) : Data Read and Clear.
 - N・F(9) : Clear.
 - N・F(25) : Counter Increment.
- ◆入力パルス幅が5nSの時、100MHzまで動作します。
- ◆入力コネクタには標準のレモコネクタを使用しています。
- ◆ケース幅はCAMAC規格1幅です。
- ◆消費電力 : -6V 約1.6A
+6V 約200mA

